

CURRICULUM VITAE



INFORMAZIONI PERSONALI

Nome
Data di nascita
Luogo di nascita

TONINO VILLANI
12 giugno 1964
Roma

ESPERIENZA LAVORATIVA

- Date (da – a)
- Nome e indirizzo del datore di lavoro
 - Tipo di azienda o settore
 - Tipo di impiego
- Principali mansioni e responsabilità

- Date (da – a)
- Nome e indirizzo del datore di lavoro
 - Tipo di azienda o settore
 - Tipo di impiego
- Principali mansioni e responsabilità

- Date (da – a)
- Nome e indirizzo del datore di lavoro
 - Tipo di azienda o settore
 - Tipo di impiego
- Principali mansioni e responsabilità

- Date (da – a)
- Nome e indirizzo del datore di lavoro
 - Tipo di azienda o settore
 - Tipo di impiego
- Principali mansioni e responsabilità

Da gennaio 2016 ad oggi

Ministero dell'Interno – Dipartimento della Pubblica Sicurezza

Pubblica Amministrazione centrale

Primo Dirigente Tecnico della Polizia di Stato – Vice Consigliere Ministeriale – Coordinatore del Settore Informatico presso l'Ufficio AA.GG. della Direzione Centrale dell'Immigrazione e della Polizia delle Frontiere.

Coordinamento attività tecniche per lo sviluppo ed evoluzione dei sistemi informativi per la gestione dell'immigrazione regolare ed irregolare. Progettazione, gestione ed evoluzione dei progetti informatici della Direzione Centrale dell'Immigrazione e della Polizia delle Frontiere.

Da febbraio 2004 ad dicembre 2015

Ministero dell'Interno – Dipartimento della Pubblica Sicurezza

Pubblica Amministrazione centrale

Funzionario addetto presso la Direzione Centrale dell'Immigrazione e della Polizia delle Frontiere col grado di Direttore Tecnico Capo della Polizia di Stato

Gestione di progetti ICT per il controllo dei documenti in frontiera (progetto SIF) e la gestione dell'immigrazione regolare (progetto Permesso di Soggiorno Elettronico);

Da novembre 2000 a luglio 2003

Ericsson Telecomunicazioni, Roma

Area Marketing

Product Manager

Soluzioni Ericsson di reti a pacchetto per architetture UMTS/GPRS, IPv6, Qualità di Servizio, IP Multimedia ed IP Security per i clienti TIM, Albacom e Fastweb

Da marzo 1995 a Novembre 2000

Ericsson Telecomunicazioni, Roma

Area Ricerca e Sviluppo

Software Designer, Team Leader, Technical Coordinator

Sviluppo di software per sistemi SDH, centrali telefoniche, stazioni radio base GSM/UMTS GPRS. Sperimentazione soluzioni e sviluppo software su VoIP, H.323/SIP, QoS.

ISTRUZIONE E FORMAZIONE

- Date (da – a)
- Nome e tipo di istituto di istruzione o formazione
- Qualifica conseguita

- Date (da – a)
- Nome e tipo di istituto di istruzione o formazione
- Qualifica conseguita

- Date (da – a)
- Nome e tipo di istituto di istruzione o formazione
- Qualifica conseguita

- Date (da – a)
- Nome e tipo di istituto di istruzione o formazione
- Qualifica conseguita

- Date (da – a)
- Nome e tipo di istituto di istruzione o formazione
- Principali materie / abilità professionali oggetto dello studio

- Qualifica conseguita

Luglio 2016

Università degli Studi di Roma "La Sapienza" – Ministero dello Sviluppo Economico – Scuola Superiore di Specializzazione in Telecomunicazioni
Diploma di Specializzazione Superiore in Telecomunicazioni

Febbraio 2013

Università degli Studi di Roma "La Sapienza" – Facoltà di Ingegneria dell'Informazione, Informatica e Statistica – Dipartimento di Informatica
Master di II livello – Master in gestione della Sicurezza Informatica per l'Impresa e la Pubblica Amministrazione

Da luglio 2003 a gennaio 2004

Scuola Superiore di Polizia

Nomina a Direttore Tecnico Capo Principale della Polizia di Stato

Aprile 1994

Università degli Studi di Roma "La Sapienza"

Abilitazione all'esercizio della professione di Ingegnere

Aprile 1994

Università degli Studi di Roma "La Sapienza" – Facoltà di Ingegneria

La Tesi dal titolo "*Ambiente di sviluppo assembler e di simulazione per PD32*" verte sulla definizione di un linguaggio assembler per un processore didattico a 32 bit (PD32) e sulla realizzazione di un ambiente di sviluppo assembler e di simulazione per il suddetto processore. Il software è stato sviluppato in linguaggio C++ in ambiente Windows.

Dottore in Ingegneria Elettronica

CAPACITÀ E COMPETENZE PERSONALI

MADRELINGUA

Italiana

ALTRA LINGUE

Inglese

- Capacità di lettura
- Capacità di scrittura
- Capacità di espressione orale

Livello Avanzato (C1)

Livello Avanzato (C1)

Livello Intermedio (B2)

INFORMAZIONI COMPLEMENTARI

PUBBLICAZIONI

G. Cioffi, A. Jorno, T. Villani - "Il processore didattico PD32: architettura, assembler e simulatore" - 1994 MASSON (Casa Editrice Ambrosiana).

Il testo, derivato dal lavoro di tesi, è corredato del software di compilazione e simulazione, è utilizzato a scopo didattico in corsi universitari ed istituti di istruzione secondaria.

Autorizzo il trattamento dei dati contenuti in questo curriculum vitae per ogni fase di selezione ai sensi della legge 196/2003.

FIRMA

